

# Inhaltsverzeichnis

## KEYNOTE

- 2011-2021: Was hat der Umstieg auf Agilität verändert?** ..... 19  
*Prof. Dr. Andreas Spillner (i.R.), Hochschule Bremen; Prof. Dr. Karin Vosseberg, Hochschule Bremerhaven;  
Prof. Dr. Mario Winter, Technische Hochschule Köln*

## MODELLIERUNG

- Model-Driven Safety für Echtzeitanwendungen** ..... 28  
*Prof. Dr. Steffen Becker, ISTE SQA, Universität Stuttgart*
- Modellbasierte Code-Generierung für heterogene FPGA-SoC Systeme** ..... 31  
*Alexander Wirthmüller, MPSI Technologies*
- Wie sieht meine Architektur eigentlich aus?** ..... 37  
*Thomas Schütz, PROTOS Software*
- Die Kunst der Model-to-Model Transformation** ..... 38  
*Walter van der Heiden, SodiusWillert*

## ARCHITEKTUR

- Finding and Fixing Design Debt** ..... 40  
*Rick Kazman, University of Hawaii*
- Dependency Injection - einfache Anwendung in der Praxis** ..... 41  
*Alexander Weber, Siemens Energy*
- Gute Legacy? Schlechte Legacy?** ..... 42  
*Dr. Carola Lilienthal, WPS – Workplace Solutions*
- Event-chain-centric architecture design of Driver Assistance Systems** ..... 43  
*Frieder Heckmann, Valeo Schalter und Sensoren; Ralf Münzenberger, INCHRON*

## ECHTZEIT & MULTICORE

<b>Asymmetric Multiprocessing auf heterogenen Multiprozessorsystemen</b> .....	52
<i>David Kauschke, Mixed Mode</i>	
<b>Real-Time Database Management in Mission- and Safety-Critical Applications</b> .....	60
<i>Steven Graves, McObject</i>	
<b>Akzelerierte Grafik – Hemmschuh für Echtzeitsysteme?</b> .....	69
<i>Alexander Bähr, Open Source Automation Development Lab (OSADL)</i>	
<b>Really Real-Time Hybrid WCET-Analysis for Multicore Processors</b> .....	79
<i>Daniel Kästner, AbsInt</i>	
<b>APP4MC.sim - dynamische Untersuchung von AMALTHEA-Modellen</b> .....	85
<i>Sebastian Reiser und Harald Mackamul, Robert Bosch; Benjamin Beichler, Uni Rostock, Inst. für angewandte Mikroelektronik und Datentechnik</i>	
<b>Datenparallele Anwendungen schnell und sicher beschleunigen</b> .....	92
<i>Kajetan Nürnberger, Infineon Technologies; Michael Rückauer, emmtrix Technologies</i>	
<b>Cache-Konzepte für echtzeitfähige Multicore-Mikrocontroller</b> .....	100
<i>Philipp Jungklass, Folkhart Grieger und Carsten Elvers, IAV Ingenieurgesellschaft Auto und Verkehr; Prof. Dr. Mladen Berekovic, Universität zu Lübeck – Institut für Technische Informatik</i>	
<b>Komplexe Echtzeitsysteme analysieren</b> .....	114
<i>André Schmitz, Green Hills Software</i>	

## IMPLEMENTIERUNG

<b>Port-Designs und ihre Implementierungsansätze</b> .....	116
<i>Thomas Batt, MicroConsult</i>	
<b>Rust für Embedded-Systeme</b> .....	129
<i>Willi Flühmann, Noser Engineering</i>	
<b>Taking the Red CI/CD Pill</b> .....	136
<i>Johannes Nicolai, PlanetScale</i>	
<b>Python erweitern und einbetten</b> .....	137
<i>Rainer Grimm, Modernes C++</i>	
<b>FPGAs aus Sicht eines SW-Entwicklers</b> .....	146
<i>Klaus Fiedler, HENSOLDT Sensors</i>	

<b>Achieving flexible Real-Time Connectivity for Large-Scale Distributed Systems</b> .....	158
<i>Maxx Becker and Thijs Brouwer, REAL-TIME INNOVATIONS</i>	
<b>Wie sich Fehlerklassen auch ohne Symptome automatisiert entdecken lassen</b> .....	165
<i>Albrecht Mayer, Infineon Technologies, Automotive Microcontroller</i>	
<b>Mehr Performance durch C++ „constexpr“</b> .....	173
<i>Martin Weitzel, Technische Beratung für EDV</i>	
<b>Application Acceleration auf einer heterogenen Plattform</b> .....	179
<i>Alexander Flick, PLC2</i>	
<b>Bitte unterbrechen!</b> .....	186
<i>Prof. Dr. Dr.-Ing. Matthias König, e1d1</i>	
<b>Effizientere C++ Entwicklung mit Compile-Time Computations</b> .....	191
<i>Stephan Roth, oose Innovative Informatik</i>	
<b>C++20 Templates</b> .....	199
<i>Andreas Fertig</i>	

## OPEN SOURCE

<b>Tracing von HW-Interfaces in Linux</b> .....	203
<i>Andreas Klinger, IT-Klinger</i>	
<b>Container und FOSS-Compliance: Muss das ein Widerspruch sein?</b> .....	211
<i>Caren Kresse, Open Source Automation Development Lab (OSADL)</i>	
<b>Neues vom Tux</b> .....	217
<i>Jan Altenberg, Open Source Automation Development Lab (OSADL)</i>	
<b>Open Source: Ableitung und Lizenzkompatibilität – wie ein Callgraph Klarheit bringt</b> .....	224
<i>Carsten Emde, Open Source Automation Development Lab (OSADL)</i>	

## SAFETY

<b>Misra C++ 202x</b> .....	230
<i>Peter Sommerlad, Better Software: Consulting, Training, Reviews Modern, Safe &amp; Agile C++</i>	
<b>Künstliche Intelligenz in der Robotik</b> .....	236
<i>Tim Jones, exida.com</i>	

<b>DevOps und Safety? SafeOps!</b> .....	237
<i>Dr. Peter Munk, Robert Bosch</i>	
<b>Functional Safety von der Stange</b> .....	243
<i>Dr. Klaus Birken, itemis</i>	
<b>Stack Overflow – A Thing of the Past</b> .....	250
<i>Daniel Kästner, AbsInt</i>	
<b>Integrating Hardware-Assisted Anomaly Detection in Safety-Critical Systems</b> .....	256
<i>Marine Kadar, SYSGO</i>	
<b>KI als relevanter Beitrag zu einer Sicherheitsfunktion</b> .....	261
<i>Frank Poignée, infoteam Software</i>	

## SECURITY

<b>Identifizierung von Sicherheitslücken in embedded medical devices</b> .....	262
<i>Wilfried Kirsch und Prof. Dr. Hartmut Pohl, softScheck</i>	
<b>Wir haben doch etwas zu verbergen: Schlüssel mit OP-TEE verschlüsseln</b> .....	268
<i>Rouven Czerwinski, Pengutronix</i>	
<b>Ctrl+Shift+Left Cybersecurity: Wer es eilig hat, muss langsam gehen?</b> .....	271
<i>Martin Becker und Jacob Palczynski, The MathWorks</i>	
<b>Erkennung von Security-Schwachstellen</b> .....	288
<i>Sebastian Krings, Axivion</i>	
<b>Ensuring Security Legislation Compliance in IoT Applications</b> .....	294
<i>Michael Fuhrmann, IAR Systems</i>	
<b>Herausforderungen Kryptographie in Embedded-Systemen</b> .....	301
<i>Jürgen Belz, PROMETO</i>	
<b>(Security-) Risikoanalyse</b> .....	308
<i>Max Perner, infoteam Software</i>	
<b>Enterprise-Class Qualität und Sicherheit für Ihr OTA-Update</b> .....	310
<i>Heinz Egger, Linutronix</i>	

## TEST & QUALITÄT

<b>Können Sie Ihren Testfällen vertrauen?</b> .....	318
<i>Frank Büchner, Hitex GmbH</i>	
<b>Effizienzsteigerung von Software-Testprozessen durch Ausnutzung der Synergien von High- und Low-Level Tests</b> .....	326
<i>Thomas Bauer und Christian Peper, Fraunhofer Institut, Experimentelles Software Engineering IESE Gabriele Haller, HEICON Global Engineering</i>	
<b>Non-intrusive Systembeobachtung zur Optimierung der Software-Entwicklungsprozesse</b> .....	333
<i>Martin Heininger, HEICON – Global Engineering</i>	
<b>Aufbau einer ultimativen CI/CD-Maschine</b> .....	338
<i>Ingo Nickles, Vector Informatik</i>	
<b>Hyper-Coverage bringt den Durchblick</b> .....	345
<i>Michael Wittner, Razorcat Development</i>	
<b>Test-Ende gut, alles gut</b> .....	354
<i>Remo Markgraf, MicroConsult</i>	
<b>Virtuelle Inbetriebnahme von Embedded-Systemen?</b> .....	361
<i>Andreas Foltinek, IMACS</i>	
<b>Driving Embedded Software Testing with an Effective Strategy</b> .....	367
<i>Adam Mackay, QA Systems</i>	

## AUTOMATION

<b>Implementierungsfähigkeit in eingebetteten Systemen</b> .....	373
<i>Marie Goetz und Christian Siemers, Technische Universität Clausthal, Institut für Informatik</i>	
<b>Single-Pair Ethernet 10 Mbit/s für schnelle Abtastzeiten</b> .....	381
<i>Dr. Hartmut Schorrig</i>	
<b>Modernes Software Engineering in der Automation</b> .....	388
<i>Dr. Andreas Angerer, XITASO; Hans Michael Krause, Bosch Rexroth</i>	
<b>„No Code“ AI and Edge Processing for End-to-End Quality</b> .....	395
<i>Jonathan Hou, Pleora Technologies</i>	

## MACHINE LEARNING

- ML Approaches for Human Activity Recognition with Low-Cost Hardware** . . . . . 401  
*Baldev Raj Barrsiwal, Jens Liebehenschel, Jörg Schäfer, Frankfurt University of Applied Sciences*
- Sensible-KI: Sichere und vertrauenswürdige KI für mobile und eingebettete Anwendungen** . . . . . 408  
*Franziska Boenisch und Lilli Walter, Fraunhofer-Institut für Angewandte und Integrierte Sicherheit (AISEC)*
- Quantencomputing für industrielle Softwareanwendungen** . . . . . 413  
*Dr. Jeanette Miriam Lorenz, Fraunhofer-Institut für Kognitive Systeme IKS*
- Edge AI Accelerators Are Just Sand Without Future-Ready Software** . . . . . 418  
*Rehan Hameed und Markus Levy, Deep Vision, Inc.*

## AUTOMOTIVE

- Engineering 4.0** . . . . . 423  
*Roman Sankin, Bosch Engineering*
- RISC-V vs. Automotive** . . . . . 445  
*Christian Böttcher, IAV Ingenieurgesellschaft Auto und Verkehr;  
Michael Rogalski, Prof. Dr. Mladen Berekovic, Universität zu Lübeck, Institut für Technische Informatik*
- Different Types of Risks in Development and Organization** . . . . . 452  
*Dr. Thomas Liedtke, KUGLER MAAG CIE*
- Automatische Codegenerierung für mechatronische Systeme zu geringen Kosten** . . . . . 457  
*Sven Jacobitz und Xiaobo Liu-Henke, Ostfalia Hochschule für angewandte Wissenschaften*
- Agile Software-Entwicklung im automobilen Umfeld** . . . . . 467  
*Carsten Elvers und Philipp Jungklass, IAV Ingenieurgesellschaft Auto und Verkehr*
- V2X für jedermann** . . . . . 474  
*Florian Pramme, Bastian Teßin, Lennart Frank, Prof. Dr. Gert Bikker,  
Ostfalia Hochschule für angewandte Wissenschaften;  
Prof. Dr. Christian Siemers, Technische Universität Clausthal*
- Embedded Software in a 300 km/h Electric Race Car** . . . . . 486  
*Stephen van der Kruk und Wolf Bubberman, Forze Hydrogen Racing;  
Frank Riemenschneider, SEGGER Microcontroller*
- Analysis and Adaptation of Time Synchronisation Techniques for Sensor Data Fusion** . . . . . 495  
*Anto Joys Yesuadimai Michael and Jean-François Bariant, Valeo Schalter und Sensoren*

## INTERNET OF THINGS

- Industrie 4.0 mit Eclipse BaSyx und Verwaltungsschalen einfach machen** ..... 503  
*Frank Schnicke, Fraunhofer IESE*
- Over-the-Air-Updates - Enabler für digitale Business-Modelle** ..... 504  
*Erik Derr, comlet Verteilte Systeme*
- Sechs Tipps zur Reduzierung von Entwicklungsaufwand auf dem Weg zur Cloudanbindung** .... 510  
*Hubert Hafner, RTSoft*
- „Echte“ Echtzeit-Middleware-Plattform vom Sensor bis zur Cloud** ..... 513  
*Robert Schachner, emocean*

## SOFTWARE ENGINEERING MANAGEMENT

- QM meets CI** ..... 519  
*Marie Mann, Pengutronix*
- Appell an Ingenieure und Unternehmer: Auf zu neuen Ufern!** ..... 525  
*Marco Schmid, Schmid Elektronik*
- Fix Dein Scrum!** ..... 538  
*Marc Kaufmann, marckaufmann.com*
- Tiefkühlpizza, Softwaretests und der Mann im Mond** ..... 539  
*Georg Haupt, oose Innovative Informatik*
- Das agile Paradoxon: Wenn agile Transformation zäh läuft.** ..... 548  
*Dr. Joachim Schlosser, Elektrobit Automotive*
- Entwicklungsprozesse als Anforderungen besser im Griff** ..... 556  
*Ralf Bürger, SSE Systematic Software Engineering; Dr. Martin Becker, Fraunhofer IESE*
- Interne Entwicklungsplattformen für Embedded-Software-Entwicklung** ..... 562  
*Dr. Dominik Holling, ITK Engineering*
- Technisches Management aus dem Homeoffice** ..... 568  
*Dr. Ralf Huuck, Logilica*
- Höhere Effizienz mit automatisierten Build-Prozessen** ..... 575  
*Michael Fuhrmann, IAR Systems*
- Kollaborations-Werkzeuge für verteilte Entwicklerteams** ..... 582  
*Prof. Dr. Rainer Koschke, Universität Bremen*

<b>Die Welt tendiert zu Komplexität</b> .....	583
<i>Andreas Willert, Manfred Sieber und Julian Loose, Willert Software Tools</i>	
<b>Genau mein Agil</b> .....	588
<i>Philipp Diebold, Bagilstein</i>	

## MENSCH – MANAGEMENT – TEAM

<b>Von der Idee zum Produkt in vier Monaten</b> .....	589
<i>Jens Schmidt, Cognizant Mobility</i>	
<b>Von roter und blauer Arbeit</b> .....	598
<i>Andreas Stucki, Solcept</i>	
<b>Was immer Du willst!</b> .....	605
<i>Timo Karasch, Process Fellows</i>	
<b>Falle Mikromanagement</b> .....	613
<i>Horst Kostal, Process Fellows</i>	
<b>New Work Needs New Spaces</b> .....	617
<i>Danny Hess, Danny Hess Workspace Design</i>	
<b>Mit System zum Erfolg</b> .....	625
<i>Sabine Sobola, Sobola, Kanzlei für IT- und Datenschutzrecht</i>	
<b>Warum gute Teams nicht vom Himmel fallen</b> .....	626
<i>Peter Siwon, Systemisches Projektmanagement</i>	

## TIPPS – TRICKS – LÖSUNGEN

<b>Gemeinsame Anwendung von dynamischer und statischer Code-Analyse</b> .....	633
<i>QA Systems</i>	
<b>Die Einhaltung von Programmierrichtlinien/Coding Rules mit statischen Analyse-Werkzeugen automatisiert überprüfen</b> .....	634
<i>QA Systems</i>	
<b>Ziele des Unit Tests und wie Sie sie erreichen</b> .....	634
<i>QA Systems</i>	
<b>Tit for Tat: How (not) to Bully a Static Analysis Tool</b> .....	635
<i>Axivion</i>	



<b>Mit Prototyping schneller zum perfekten Produkt</b> .....	635
<i>macio</i>	
<b>Shift Left with Polyspace Static Code Analysis</b> .....	636
<i>MathWorks</i>	
<b>Software Architekturprüfung von classic AUTOSAR-Projekten</b> .....	636
<i>Axivion</i>	
<b>Perfektes Zusammenspiel: AURIX™ und ISO 26262</b> .....	637
<i>Hitex</i>	
<b>Security in Safety-Projekten</b> .....	637
<i>Axivion</i>	
<b>Easy Solution for UML Modeling for AUTOSAR Classic Platform</b> .....	638
<i>Willert Software Tools</i>	
<b>Eigenen C/C++ Source-Code effizient auf FPGAs portieren</b> .....	638
<i>Xilinx</i>	
<b>Moderner Open-Source MLOps Stack</b> .....	639
<i>Collabora</i>	
<b>Zero-Trust and Beyond</b> .....	640
<i>Genua</i>	
<b>After-Sales Security Management eingebetteter Systeme</b> .....	641
<i>entrion</i>	
<b>Vitis Video Analytics SDK: Best Practices</b> .....	642
<i>Xilinx</i>	
<b>Fast ways to build highly flexible AI based Vision solutions</b> .....	642
<i>Xilinx</i>	
<b>Frühe Integrationstest für robuste oder sicherheitskritische Software</b> .....	642
<i>PROTOS Software</i>	
<b>Performance Optimization for Heterogeneous Automotive Software Architectures: A systematic approach</b> .....	643
<i>Green Hills Software</i>	
<b>Logs and Traces: How Different ECU Program Execution Records can be Best Used in Projects with Multiple Stakeholders?</b> .....	643
<i>Green Hills Software</i>	
<b>Hypervisor Debugging: Do You Have the Right Tools?</b> .....	644
<i>Green Hills Software</i>	

<b>Vom UML-Modell auf den Raspi mit einem Knopfdruck - Geht das? .....</b>	<b>644</b>
<i>IBM</i>	
<b>IBM Requirement Quality Assistant (RQA): Qualitative Anforderungen mit Mensch und Maschine meistern .....</b>	<b>645</b>
<i>IBM</i>	
<b>Effiziente Zusammenarbeit im Team und Wiederverwendung von verteilten UML-Modellen mit IBM Rhapsody Model Manager .....</b>	<b>645</b>
<i>IBM</i>	
<b>From Zero to Hero: Die neue Rolle des Test-Teams im CI CD CT Workflow .....</b>	<b>646</b>
<i>Vector Informatik</i>	
<b>Test the Test – Automatische Qualitätsprüfung von Testfällen .....</b>	<b>647</b>
<i>Razorcat Development</i>	
<b>Firmenverzeichnis: Alle Goldsponsoren und Eventpartner von A bis Z .....</b>	<b>648</b>

# **2011-2021: Was hat der Umstieg auf Agilität verändert?**

**Aus der Perspektive von Entwickler\*innen, Tester\*innen,  
Projektleiter\*innen und Testmanager\*innen.**

Prof. Dr. Andreas Spillner (i.R.), Hochschule Bremen

Prof. Dr. Karin Vosseberg, Hochschule Bremerhaven

Prof. Dr. Mario Winter, Technische Hochschule Köln

**Seit 2011 wird die Umfrage „Softwaretest in Praxis und Forschung“ alle fünf Jahre ausgerichtet. In den letzten Jahren werden immer mehr Projekte agil durchgeführt. Was hat sich verändert? Gibt es Branchen, die agiler sind als andere? Wird frühzeitiger, intensiver und systematischer getestet? Ist der Grad der Automatisierung von Unit Tests gestiegen? Wie ist das Verhältnis zwischen funktionalen Tests und nicht-funktionalen Tests? Welche Testverfahren werden eingesetzt? Testen Entwickler\*innen anders als Tester\*innen und anders als früher? Ist die Software qualitativ besser geworden, gibt es weniger Fehler? Im Folgenden wird diesen Fragen nachgegangen mit dem Schwerpunkt der Gegenüberstellung der Sichten von Entwickler\*innen und Tester\*innen ebenso die Sichten von Projektleiter\*innen und Testmanager\*innen. Alle Fragen und Antworten der drei Umfragen, sowie zusammenfassende Broschüren und ausführliche Technische Berichte sind zum Download auf der Internetseite der Umfrage ([www.softwaretest-umfrage.de](http://www.softwaretest-umfrage.de)) zu finden.**

## **Ausgangssituation**

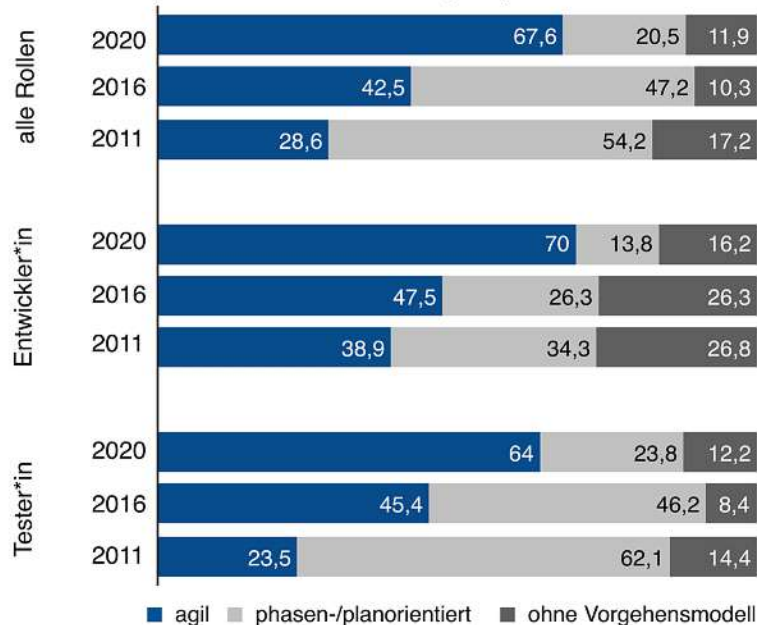
Die Umfragen zu „Softwaretest in Praxis und Forschung“ wurden in den Jahren 2011, 2016 und 2020 durchgeführt. Die wissenschaftliche Leitung oblag im Wechsel Prof. Dr.-Ing. Andreas Spillner (Hochschule Bremen), Prof. Dr.-Ing. Karin Vosseberg (Hochschule Bremerhaven) sowie Prof. Dr. Mario Winter (Technischen Hochschule Köln). Finanziert wurden die Umfragen überwiegend vom German Testing Board (GTB e.V.) mit Beteiligung der Testing Boards aus Österreich (ATB) und der Schweiz (STB). Die Umfrage 2011 wurde von der Firma Anecon Software Design und Beratung G.m.b.H mitfinanziert. Unterstützt wurden die Umfragen von der Fachgruppe TAV (Test, Analyse und Verifikation von Software) der Gesellschaft für Informatik, dem ASQF (Arbeitskreis für Software-Qualität und -Fortbildung), den Softwareforen Leipzig, dem dpunkt.verlag und dem bitkom. Sie haben für die Umfrage geworben, um möglichst viele Personen zur Beantwortung der Fragen zu bewegen.

An den drei Umfragen nahmen zwischen 1.200 und 1.600 Personen teil, wovon im Schnitt die Hälfte auch den jeweiligen Fragebogen bis zum Ende ausgefüllt hat. Ein Großteil der Antwortenden kommt aus dem Umfeld der Qualitätssicherung, allerdings wurde auch auf dem Heise-Ticker für die Umfrage geworben und damit viele Entwickler\*innen motiviert, teilzunehmen. Dies trifft besonders auf die Umfrage 2020 zu, hier lag der Anteil der Entwickler\*innen bei über 25% (2016 15%, 2011 19%).

## Agile Vorgehensweise

Als im Jahr 2000 das Agile Manifest publiziert wurde, war nicht abzusehen, wie weit die agile Vorgehensweise und die agilen Praktiken Einzug in die Praxis finden. Bei den drei Umfragen wurde nach dem verwendeten Vorgehensmodell gefragt und dabei zwischen phasen-/planorientiertem, agilem und keinem expliziten Vorgehensmodell unterschieden (s. Abb. 1).

Wie ordnen Sie Ihr Vorgehensmodell in der Softwareentwicklung ein?  
Eher als ... (in %)



© Softwaretestumfrage 2020: GTB, TH Köln, HS Bremerhaven, ATB

Abbildung 1: Veränderungen in der Nutzung von Vorgehensmodellen

In 2011 richteten sich noch doppelt so viele Projekte nach einem phasen-/planorientierten Vorgehen wie nach agilen Modellen. In 2020 hat sich das Bild mehr als gedreht: mehr als dreimal so viele Projekte werden agil als phasen-/planorientiert durchgeführt. Eher konstant geblieben ist der Anteil der Projekte, die keinem expliziten Vorgehensmodell folgen.

Werden die Entwickler\*innen und Tester\*innen separat betrachtet, zeigt sich, dass die Entwickler\*innen agiler sind. Sie liegen bei allen drei Umfragen über den Werten aller Befragten. Sind die Entwickler\*innen die Treiber der Agilität? Es scheint so zu sein. Aber der Anteil der Entwickler\*innen, die ohne ein Vorgehensmodell auskommen, liegt weit über dem Durchschnitt aller Befragten. Der Umstieg zur Agilität geht insgesamt auf Kosten der phasen-/planorientierten Vorgehensmodelle. Ein ähnliches Bild ergibt sich bei den Testmanager\*innen und Projektleiter\*innen allerdings mit einem höheren Anteil an phasen-/planorientierten Vorgehen.

## Agile Branchen

In der differenzierten Betrachtung der Branchen wurden im Jahr 2016 58% der Projekte im Bereich Konsumgüter & Handel bereits agil durchgeführt. 2020 geht der erste Platz

mit 75% an die Branche Gesundheits- & Sozialwesen, gefolgt vom ersten Platz aus 2016 (2020: 73%). Alle Angaben zu den agil realisierten Projekten variieren in den Branchen zwischen 61% und 75% bei einem Median bei 70%. 61% werden in der Medizintechnik erreicht, die damit die Branche ist, deren Projekte am wenigsten agil durchgeführt werden.

Eine große Veränderung im Vergleich zu 2016 hat die Automotive-Branche vollzogen: Von ehemals 37% werden aktuell fast doppelt so viele Projekte agil bearbeitet (66%). In der Luft- & Raumfahrt gibt es mit 26% noch den größten Anteil an phasen-/planorientiert durchgeführten Projekten, Medien & Entertainment sind hier das Schlusslicht mit 14%. Der Median über alle Branchen liegt bei den phasen-/planorientierten Modellen bei knapp 20%.

Unter der Prämisse, dass Vorgehensmodelle im Allgemeinen Grundlage für eine Steuerung von Qualität sind, ist es beruhigend, dass in der Branche Gesundheits- & Sozialwesen nur knapp 8% der Projekte ohne jedes Vorgehensmodell auskommen – allerdings sind es noch doppelt so viele (16%) in der Medizintechnik. Auch hier werden mit 23% noch vergleichsweise viele Projekte phasen-/planorientiert realisiert.

### Agile Rollen

Mit der Agilität sind bestimmte Rollen verbunden. In 2020 wurde gefragt, welcher Rolle sich die Befragten mit ihrer Hauptaufgabe zuordnen. Die meist genannte agile Rolle ist der Product Owner, allerdings von nur 4,9% – auf den Scrum Master entfielen nicht einmal 1%. Ihre Hauptaufgabe im agile Team tätig zu sein, sahen ebenfalls nur 2,3%. Die etablierten Rollen der Softwareentwicklung prägen weiterhin die Aufgabenteilung in den Teams, scheinbar unbeeinflusst vom Vorgehensmodell: Entwickler\*in 27,1%, Tester\*in 17,7%, Testmanager\*in 15,9%, Projektleiter\*in/Teamleiter\*in 9,2%.

### Agile Praktiken

Bei der Frage nach der Bedeutung der agilen Praktiken im Hinblick auf die Qualitätssicherung ergibt sich über die Jahre eine deutliche Zunahme mit folgender Reihenfolge (s. Tab. 1).

Praktik	2020		2016		2011
Refactoring	63,6 %	←	60,8 %	←	39,9 %
Collective Code Ownership	45,1 %	←	35,1 %	←	22,1 %
Pair Programming	44,1 %	←	40,3 %	←	29,8 %
Zentrale Storyboards	38,3 %	←	36,3 %	←	24,4 %

Tabelle 1: Bedeutung der Praktiken für die Qualitätssicherung

An Bedeutung verloren hat die gemeinsame Aufwandsschätzung der Arbeitspakete (2020 49,2%, 2016 59,2%, 2011 60,9%). Und auch bei der Testgetriebenen Entwicklung (2020 57,7%, 2016 67,2%, 2011 49,2%) ist nach einem Anstieg in 2016 ein

Rückgang in 2020 zu verzeichnen. Nach Rollen aufgeteilt ergibt sich hierfür folgendes Bild: Entwickler\*innen und Tester\*innen messen in den letzten fünf Jahren der Testgetriebenen Entwicklung keine so große Bedeutung für die Qualitätssicherung mehr zu (s. Tab. 2). Ist das Vorgehen in der Praxis zu aufwändig und/oder durch Testautomatisierung und Continuous Integration abgelöst bzw. unnötig geworden?

Rolle	2020		2016	Differenz (%-Punkte)
alle Rollen	57,7 %	↙	67,2 %	-9,5
Projektleiter*in	62,6 %	↙	63,4 %	-0,8
Testmanager*in	58,1 %	↙	62,7 %	-4,6
Entwickler*in	58,6 %	↙	71,6 %	-13,0
Tester*in	47,9 %	↙	58,1 %	-10,2

Tabelle 2: Bedeutung der Testgetriebenen Entwicklung

Alle weiteren Praktiken (User Stories, Retrospektive, Productbacklog/Sprintbacklog, Stand-up Meeting, Auswertung der Effektivität) haben über die Jahre kaum Veränderungen in der Einschätzung erfahren.

Entwicklungsnahe Praktiken wie Testautomatisierung (82,2%), Code Reviews (78,6%), Continuous Integration (75,2%) und Clean Code (73%) haben aktuell für die Befragten eine sehr hohe Bedeutung für die Qualitätssicherung. Dabei ist zu berücksichtigen, dass die vier Praktiken erst in 2020 separat abgefragt wurden und bei der aktuellen Umfrage der Anteil an Entwickler\*innen vergleichsweise hoch war.

### Frühzeitiges Testen

„Zuerst die Testfälle erstellen, ...“ hat an Bedeutung verloren. Werden dann Reviews als erste Aktivität zur Qualitätssicherung genutzt? Wie sieht es bei den Reviews von Anforderungen/User Stories aus? Optimistisch sind die Projektleiter\*innen mit einem Abstand gefolgt von den Testmanager\*innen, weniger überzeugt sind die beiden operativ tätigen Rollen (s. Tab. 3).

Rolle	2020		2016
alle Rollen	61,2 %	←	61,9 %
Projektleiter*in	80,6 %	↖	67,7 %
Testmanager*in	63,6 %	↖	61,7 %
Entwickler*in	49,8 %	←	52,6 %
Tester*in	55,2 %	↖	67,1 %

Tabelle 3: Werden Anforderungen immer oder meist einem Review unterzogen?

Ein ähnliches Bild ergibt sich bei den anderen Artefakten (Architektur, Schnittstellen, Code, Testfälle), die einem Review unterzogen werden: Das Management ist meist optimistischer als die Personen, die Reviews durchführen. Die größten Zuwächse gab es beim Code-Review (s. Tab. 4). Ein „Shift-left“ (frühzeitiges Testen) kann mit den Zahlen der Umfrage allerdings nicht nachgewiesen werden.

Rolle	2020		2016
alle Rollen	66,8 %	↙	51,5 %
Projektleiter*in	75,0 %	↙	60,6 %
Testmanager*in	63,3 %	↙	47,2 %
Entwickler*in	69,8 %	↙	57,3 %
Tester*in	61,6 %	←	60,8 %

Tabelle 4: Werden Code.Reviews immer oder meist durchgeführt?

### Testverfahren

Das meistgenannte Testverfahren ist der Anwendungsfallbasierte Test. 70,6% der Befragten setzten ihn immer oder meist ein, gefolgt vom Explorativen Testen ohne Charta (33,2%), der Grenzwertanalyse (27,9%), der Äquivalenzklassenbildung (24,6%), dem Zustandsbasierten Test (20,6%) und dem Explorativen Testen mit Charta (17,5%). Alle „klassischen Testverfahren“ haben im Vergleich zu 2016 erheblich an Bedeutung verloren, sogar bei Tester\*innen und Testmanager\*innen (beispielhaft s. Tab. 5).

Rolle	2020		2016
alle Rollen	24,6 %	↙	38 %
Projektleiter*in	20,3 %	↙	38,3 %
Testmanager*in	36,6 %	↙	45,7 %
Entwickler*in	12,0 %	←	17,1 %
Tester*in	32,2 %	↙	47,6 %

Tabelle 5: Immer oder meist wird die Äquivalenzklassenbildung eingesetzt

Einhergehend mit der Agilität hat Exploratives Testen an Bedeutung gewonnen. Lässt sich diese Behauptung belegen? (s. Tab 6)

Rolle	Expl. Test ohne Charta			Expl. Test mit Charta		
	2020		2016	2020		2016
alle Rollen	33,2 %	←	34,8 %	17,5 %	←	17,6 %
Projektleiter*in	17,8 %	↖	24,2 %	18,9 %	↖	13,3 %
Testmanager*in	40,9 %	←	44,1 %	22,5 %	←	19,0 %
Entwickler*in	21,3 %	←	24,9 %	9,7 %	←	7,9 %
Tester*in	52,6 %	↖	35,8 %	21,8 %	↖	20,5 %

Tabelle 6: Immer oder meist wird Exploratives Testen (ohne/mit Charta) eingesetzt

Beim Explorativen Testen mit Charta gibt es leichte Anstiege und die Tester\*innen scheinen von dem systematischen Vorgehen bei der Testfallerstellung hin zum Explorativen Test ohne Charta gewechselt zu haben.

Bei der Nutzung aller Testverfahren ergibt es keine einheitliche Einschätzung zwischen Management und operativ Tätigen, mal sieht das Management eine höhere Nutzung, mal die operativ Tätigen.

### Testautomatisierung

Da die Testautomatisierung 2020 einen hohen Stellenwert einnimmt, wurde bei den Praktiken bereits deutlich. Wie hoch ist der Grad der Automatisierung auf den jeweiligen Teststufen und wie sieht es das Management bzw. die operativ Tätigen? Auf der untersten Teststufe, dem Unit-Test, ist ein deutlicher Anstieg der vollständigen Automatisierung (100%) zur Umfrage 2016 gegeben und wird wie folgt von den jeweiligen Rollen gesehen (s. Tab. 7).

Rolle	2020		2016
alle Rollen	47,2 %	↖	28,0 %
Projektleiter*in	57,9 %	↖	32,8 %
Testmanager*in	38,6 %	↖	21,6 %
Entwickler*in	53,3 %	↖	44,4 %
Tester*in	40,9 %	↖	26,0 %

Tabelle 7: 100% Automatisierung beim Unit-Test

Es wäre zu erwarten, dass bei einem agilen Vorgehen, der Grad der Automatisierung der Unit-Testfälle die 100% erreicht oder zumindest angestrebt wird, was (noch) nicht der Fall ist. Bei den höheren Teststufen (Integrationstest, Systemtest, Abnahme-/Akzeptanztest, Systemintegrationstest) nimmt der Anteil der zu 100% automatisiert durchgeführten Tests erwartungsgemäß ab. Beispielhaft sind die Zahlen für den Systemtest



aufgeführt, bei dem – wie bei den anderen Teststufen – eher Schwankungen und kein klarer Trend zu erkennen ist (s. Tab. 8).

Rolle	2020		2016
alle Rollen	8,7 %	←	7,6 %
Projektleiter*in	15,6 %	↖	10,0 %
Testmanager*in	3,6 %	←	7,2 %
Entwickler*in	11,5 %	↖	10,1 %
Tester*in	3,5 %	←	7,5 %

Tabelle 8: 100% Automatisierung beim Systemtest

### Nicht-funktionale Testarten

Über die Jahre werden die nicht-funktionalen Testarten (z.B., Migrationstest, Sicherheits/Penetrationstest) immer weniger intensiv berücksichtigt. So verliert beispielsweise der Last-/Performanztest von 2011 mit 48,2% über 2016 mit 40,1% hin zu 2020 mit 26,5% fast die Hälfte an Zustimmung. Möglicher Weise ist eine Erklärung die Zunahme der Agilität: Für übergreifende Tests fühlt sich das einzelne agile Team nicht wirklich zuständig.

### Fazit

Die agilen Vorgehensweisen haben sich etabliert, aber die Umsetzung scheint sehr zu variieren. Auffällig ist, dass die agilen Rollen wie Product Owner oder Scrum Master kaum von den Teilnehmenden als „ihre“ Rolle angesehen werden. Das bisherige Rollenverständnis ist noch verbreitet.

Auch die Bedeutung der agilen Praktiken für die Qualitätssicherung hat nicht in dem Maße zugenommen, wie es die Verbreitung der agilen Vorgehensweise nahelegt. Die Testgetriebene Entwicklung ist rückläufig und auch Reviews werden nicht für die frühen Dokumente der Softwareentwicklung zur Qualitätssicherung genutzt. Code-Reviews haben zugelegt.

Die systematische Herleitung von Testfällen unter Nutzung von Testverfahren hat deutlich abgenommen, sogar bei den Tester\*innen, mit Ausnahme von Explorativen Testen ohne Charta, da gibt es eine deutliche Steigerung. Ebenso kann Exploratives Testen mit Charta für die Rollen Projektleiter\*in, Testmanager\*in, Entwickler\*in und Tester\*in auf niedrigem Niveau zulegen. Im Mittel über alle Rollen verteilt ist der Wert jedoch gleichgeblieben.

Obwohl die Testautomatisierung 2020 einen hohen Stellenwert einnimmt, lässt der Grad der Automatisierung auf allen Teststufen noch reichlich Platz zur Optimierung.

Konnte durch den Umstieg auf Agilität die Qualität der Software gesteigert werden? Die Frage, ob nach Auslieferung der Produkte schwerwiegende Fehler auftreten beantworteten die Befragten 2020 (50% einige oder zu viele Fehler der Funktionalität werden

ausgeliefert) deutlich optimistischer als noch 2016 (62%) und 2011 (78%). Bei einer differenzierten Betrachtung nach Rollen wird jedoch deutlich, dass Projektleiter\*innen (34% einige oder zu viele Fehler der Funktionalität werden ausgeliefert) optimistischer sind als Entwickler\*innen (53%), Testmanager\*innen (51%) und Tester\*innen (55%).

## Autoren



Prof. Dr. Andreas Spillner war Professor für Informatik an der Hochschule Bremen und ist Mitglied im ASQF-Präsidium. Er war Gründer der Fachgruppe „Test, Analyse und Verifikation von Software“ der Gesellschaft für Informatik e.V. (GI). Er ist GI-Fellow und Ehrenmitglied im German Testing Board e.V.

E-Mail: [Andreas.Spillner@hs-bremen.de](mailto:Andreas.Spillner@hs-bremen.de)



Prof. Dr. Karin Vosseberg ist Hochschullehrerin im Studienbereich Informatik der HS Bremerhaven. Ihre Schwerpunkte sind IT-Systemintegration und Software Engineering mit dem Fokus auf Qualität von Software. Seit 2015 ist sie Präsidiumsmitglied im ASQF.

E-Mail: [Karin.Vosseberg@hs-bremerhaven.de](mailto:Karin.Vosseberg@hs-bremerhaven.de)

Internet: <https://informatik.hs-bremerhaven.de/kvosseberg/>



Prof. Dr. Mario Winter ist Professor am Institut für Informatik der TH Köln, Gründungsmitglied des German Testing Board e.V. und Sprecher des Arbeitskreises „Testen und KI“ der GI-Fachgruppe „Test, Analyse und Verifikation von Software“.

E-Mail: [mario.winter@th-koeln.de](mailto:mario.winter@th-koeln.de)

Internet: <http://www.gm.fh-koeln.de/~winter/>

# Model-Driven Safety für Echtzeitanwendungen

## Mit MechatronicUML sichere Rekonfigurationen gewährleisten

Prof. Dr. Steffen Becker, ISTE SQA, Universität Stuttgart

**Software, die sicherheitskritische Echtzeitsysteme antreibt, muss strenge Anforderungen an die Zeitschranken einhalten, um nicht in katastrophalem Verhalten zu enden. Dies gilt umso mehr, wenn man moderne Architekturen betrachtet, die es erlauben, die Komponenteninstanzen der Software zur Laufzeit zur rekonfigurieren. Solche Rekonfigurationen können dabei das Instanzieren und Zerstören von Komponenteninstanzen oder Kommunikationskanälen, sowie die Änderung der Kommunikationswege sein. Damit entsprechende Rekonfigurationen in sicherheitskritischen Echtzeitanwendungen überhaupt eingesetzt werden können, müssen sie die sogenannten ACI-T Eigenschaften erfüllen, also atomar, konsistent und isoliert sein, sowie Zeitschranken während der Rekonfiguration nicht verletzen. In diesem Paper wird ein Ansatz auf Basis von MechatronicUML, einem aus der Forschung stammenden Komponentenmodell, skizziert. Dieser garantiert die Sicherstellung der ACI-T Eigenschaften durch Generatoren.**

Sicherheitskritische Echtzeitsysteme sind durch strikte Echtzeiteigenschaften charakterisiert, die oft aus der physikalischen Domäne der Anwendung entspringen. Als Beispiel nehmen wir in diesem Artikel ein RailCab, ein autonomes Schienenfahrzeug, das in der Lage ist, durch Convoybildung mit anderen RailCabs energieeffizient zu fahren. Für ein solches System ergibt sich, dass ein Bremsmanöver eines solchen RailCabs durch eine zeitliche Oberschranke gekennzeichnet ist, da es ansonsten zu einem Unfall kommt. Ebenso ist das Manöver zur Bildung eines Convoys zeitkritisch, damit das einscherende RailCab nicht auf das vorausfahrende RailCab auffährt.

In modernen Architekturen kann man verschiedene Betriebsmodi durch Rekonfigurationen der unterliegenden Komponenten- und Kommunikationskanalinstanzen umsetzen. Dabei werden sowohl Komponenteninstanzen erzeugt und wieder frei gegeben, als auch Kommunikationsverbindungen angelegt und wieder aufgelöst. Bei der Convoyfahrt kann also zum Beispiel der Vorgang des Einscherens als Wechsel der Architekturkonfiguration von der Normalfahrt zur Convoyfahrt (und später umgekehrt beim Ausscheren) angesehen werden.

Bei Echtzeitsystemen ist nun die Herausforderung, solche Architekturrekonfigurationen funktional sicher umzusetzen. Für den hier diskutierten Ansatz bedeutet dies, dass die sogenannten ACI-T Eigenschaften für die Rekonfigurationen gegeben sein müssen. Rekonfigurationen müssen daher

- (1) Atomar (atomic) sein, das bedeutet, sie müssen entweder vollständig oder gar nicht durchgeführt worden sein
- (2) Konsistent (consistency) sein, was bedeutet, dass vor und nach Rekonfigurationen keine ungültigen Architekturkonfigurationen vorliegen dürfen
- (3) Isoliert (isolated) sein, was bedeutet, dass nebenläufige Rekonfigurationen durchgeführt werden können, ohne sich gegenseitig zu stören

- (4) Und die Zeitschranken (timing) einhalten, damit die Rekonfiguration beendet ist, bevor ein katastrophaler Zustand (wie ein Auffahrunfall) eintritt.

Im Folgenden skizziere ich einen akademischen Ansatz auf Basis der MechatronicUML Modellersprache [2], der es erlaubt Rekonfigurationen zu spezifizieren, ihre Umsetzung zu generieren und dabei die ACI-T Eigenschaften beweisbar zu belegen. Der Ansatz wurde von C. Heinzemann in seiner Dissertation vorgestellt und ist im Detail unter [1] beschrieben.

### **Der Ansatz**

Der hier skizzierte Ansatz besteht aus drei Teilen: (1) Einer Spezifikationsprache, die es ermöglicht, Rekonfigurationen zu beschreiben, (2) einem Generator, der die Spezifikationen in ein klassisches MechatronicUML Modell umsetzen kann, und (3) einem Model Checker, der zusichert, dass die Spezifikation die ACI-T Eigenschaften erfüllt.

#### Spezifikationsprache

Die Spezifikationsprache ermöglicht es, Komponenten des Systems eine Rekonfigurationsschnittstelle hinzu zu fügen. Dabei handelt es sich um spezielle Schnittstellen, über die man eine Rekonfiguration aus einer Liste von bekannten Rekonfigurationen auslösen kann. Gleichzeitig wird sie genutzt, um Rekonfigurationen entlang der Komponentenhierarchie so zu dekomponieren und zu koordinieren, dass die ACI-T Eigenschaften eingehalten werden. Dazu wird unter anderem beschrieben, welche Rekonfigurationen es gibt, was sie tun, wie lange sie maximal brauchen dürfen, ob sie nach unten oder oben in der Komponentenhierarchie propagiert werden müssen, wieviel Zeit zur Planung maximal vergehen darf, welche Komponenten und Kommunikationskanäle angelegt bzw. entfernt werden, und ähnliches. Dabei ist die Spezifikation so reichhaltig und gleichzeitig so formal, dass später Modelle für die Rekonfigurationen generiert werden können, die exakt die beschriebenen Eigenschaften besitzen.

#### Codegenerator

Der Codegenerator legt aus den Spezifikationen eine Implementierung an, die für jede Komponente, die potentiell an einer Rekonfiguration beteiligt ist, eine Rekonfigurationsschnittstelle und jeweils ein Manager und einen Executor anlegt. Der Manager koordiniert dabei die Planung und Ausführung von Rekonfigurationen, während der Executor diese Rekonfigurationen tatsächlich umsetzt. Der Manager nutzt dabei für die Umsetzung der ACI-T Eigenschaften einen Ansatz, der an das 2-Phase-Commit Protokoll angelehnt ist. Vor einer Rekonfiguration werden alle beteiligten Komponenten entlang der Komponentenhierarchie gefragt, ob sie bereit für die Rekonfiguration sind und ob sie die vorgegebene Zeitschranke einhalten können. Nur wenn alle Antworten positiv ausfallen, dann kann die Rekonfiguration ausgeführt werden. Dies wird dann durch den Executor realisiert, der die Komponenten nach den Hierarchieebenen umbaut.

#### Model Checker

Anschließend kann der Model Checker auf Basis der Spezifikation der Rekonfigurationen überprüfen, ob die ACI Eigenschaften und insbesondere auch die T-Eigenschaft

gilt. Dabei wird das vom Codegenerator ausgegebene Modell so umgewandelt, so dass es mittels des Uppaal Model Checkers [3] überprüft werden kann. Verläuft die Prüfung erfolgreich, so kann man sicher sein, dass die Rekonfigurationen die ACI-T Eigenschaften gemäß der Spezifikation einhalten (ausgenommen sind hierbei allerdings Hardwareausfälle). Falls die ACI-T Eigenschaften nicht gelten, so bekommt man ein Gegenbeispiel, welches bei der Fehlersuche hilft.

## **Fazit**

Mittels des skizzierten Ansatzes wurde das einleitende RailCab Beispiel modelliert und umgesetzt. Dabei zeigte sich, dass der Ansatz grundsätzlich funktioniert und eine Modellierkomplexität handhabbar macht, die anderenfalls nur schwer in den Griff zu bekommen wäre. Dennoch muss man berücksichtigen, dass der Ansatz ein wissenschaftlicher Prototyp ist, der primär dafür geeignet ist, die Machbarkeit zu demonstrieren und nicht ohne wissenschaftliche Begleitung in die Praxis übernommen werden kann.

## **Literatur- und Quellenverzeichnis**

- [1] Heinzemann, C., Becker, S., & Volk, A. (2019). Transactional execution of hierarchical reconfigurations in cyber-physical systems. *Softw. Syst. Model.*, 18(1), 157--189
- [2] MechatronicUML website. <http://www.mechatronicuml.org/de/index.html>
- [3] Uppaal. <https://uppaal.org/>

## **Autor**

Steffen Becker ist Leiter der Abteilung Softwarequalität und -architektur (SQA) am Institut für Software Engineering (ISTE) der Universität Stuttgart. Seine Forschung betrifft den Zusammenhang zwischen Softwarequalitätseigenschaften wie Performance, Zuverlässigkeit oder funkt. Sicherheit und der Architektur. Besonders moderne Architekturen, wie Microservice-basierte Architekturen oder rekonfigurierbare Architekturen, stehen dabei im Fokus.



## **Kontakt**

Internet: [www.iste.uni-stuttgart.de/sqa](http://www.iste.uni-stuttgart.de/sqa)

E-Mail: [steffen.becker@iste.uni-stuttgart.de](mailto:steffen.becker@iste.uni-stuttgart.de)